

**МИНИСТЕРСТВО ОБЩЕГО И ПРОФЕССИОНАЛЬНОГО  
ОБРАЗОВАНИЯ РОСТОВСКОЙ ОБЛАСТИ  
ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ПРОФЕССИОНАЛЬНОЕ  
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ РОСТОВСКОЙ ОБЛАСТИ  
«РОСТОВСКИЙ-НА-ДОНУ КОЛЛЕДЖ РАДИОЭЛЕКТРОНИКИ,  
ИНФОРМАЦИОННЫХ И ПРОМЫШЛЕННЫХ ТЕХНОЛОГИЙ»  
(ГБПОУ РО «РКРИПТ»)**

**РАБОЧАЯ ПРОГРАММА ДИСЦИПЛИНЫ**

**ОП.02 АРХИТЕКТУРВ АППАРАТНЫХ СРЕДСТВ**

**Специальность:**

09.02.07 Информационные системы и программирование

**Квалификация выпускника:**

Программист

**Форма обучения:** очная

Ростов-на-Дону  
2024

СОГЛАСОВАНО

Заместитель директора  
по учебно-методической работе

\_\_\_\_\_ Д.Н. Калинин  
«02» апреля 2024 г.

УТВЕРЖДАЮ

И.о. директора колледжа

\_\_\_\_\_ А.Н. Насонов  
«03» апреля 2024 г.

РАССМОТРЕНО

Цикловой комиссией ПКС

Протокол № 8 от «25» марта 2024 г.

Председатель ЦК

\_\_\_\_\_ О.А. Петренко

Рабочая программа дисциплины ОП.02 Архитектура аппаратных средств разработана в соответствии с Федеральным государственным образовательным стандартом среднего профессионального образования по специальности 09.02.07 Информационные системы и программирование, утвержденного приказом Минобрнауки России от 09.12.2016 №1547 (зарегистрировано в Минюсте России 26.12.2016 N 44936).

**Разработчик(и):**

Кожаев Э.З., преподаватель ГБПОУ РО «РКРИПТ»

Порубайко Т.А., преподаватель первой квалификационной категории ГБПОУ РО «РКРИПТ»

**Рецензенты:**

Степаненко Н.В., генеральный директор ООО «ОП»

Кучкова Е.И., преподаватель высшей квалификационной категории ГБПОУ РО «РКРИПТ»

## **СОДЕРЖАНИЕ**

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРИМЕРНОЙ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

# **1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРИМЕРНОЙ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ ОП.02 АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ**

## **1.1. Место дисциплины в структуре программы подготовки специалистов среднего звена:**

Учебная дисциплина ОП.02. Архитектура аппаратных средств является обязательной частью общепрофессионального цикла программы подготовки специалистов среднего звена в соответствии с ФГОС по специальности 09.02.07 Информационные системы и программирование.

Учебная дисциплина ОП.02. Архитектура аппаратных средств обеспечивает формирование профессиональных и общих компетенций по всем видам деятельности ФГОС СПО по специальности 09.02.07 Информационные системы и программирование. Особое значение дисциплина имеет при формировании и развитии общих, профессиональных компетенций:

ОК 01. Выбирать способы решения задач профессиональной деятельности применительно к различным контекстам;

ОК 02. Использовать современные средства поиска, анализа и интерпретации информации, и информационные технологии для выполнения задач профессиональной деятельности;

ОК 03. Планировать и реализовывать собственное профессиональное и личностное развитие, предпринимательскую деятельность в профессиональной сфере, использовать знания по правовой и финансовой грамотности в различных жизненных ситуациях;

ОК 04. Эффективно взаимодействовать и работать в коллективе и в команде;

ОК 05. Осуществлять устную и письменную коммуникацию на государственном языке Российской Федерации с учетом особенностей социального и культурного контекста;

ОК 06. Проявлять гражданско-патриотическую позицию, демонстрировать осознанное поведение на основе традиционных российских духовно-нравственных ценностей, в том числе с учетом гармонизации межнациональных и межрелигиозных отношений, применять стандарты антикоррупционного поведения;

ОК 07. Содействовать сохранению окружающей среды, ресурсосбережению, применять знания об изменении климата, принципы бережливого производства, эффективно действовать в чрезвычайных ситуациях;

ОК 08. Использовать средства физической культуры для сохранения и укрепления здоровья в процессе профессиональной деятельности и поддержания необходимого уровня физической подготовленности;

ОК 09. Пользоваться профессиональной документацией на государственном и иностранном языках.

ПК 4.1. Осуществлять инсталляцию, настройку и обслуживание программного обеспечения компьютерных систем.

ПК 4.2. Осуществлять измерения эксплуатационных характеристик программного обеспечения компьютерных систем.

ПК 5.2. Разрабатывать проектную документацию на разработку информационной системы в соответствии с требованиями заказчика.

ПК 5.3. Разрабатывать подсистемы безопасности информационной системы в соответствии с техническим заданием.

ПК 5.6. Разрабатывать техническую документацию на эксплуатацию информационной системы.

ПК 5.7. Производить оценку информационной системы для выявления возможности ее модернизации.

ПК 6.1. Разрабатывать техническое задание на сопровождение информационной системы.

ПК 6.4. Оценивать качество и надежность функционирования информационной системы в соответствии с критериями технического задания.

ПК 6.5. Осуществлять техническое сопровождение, обновление и восстановление данных информационной системы в соответствии с техническим заданием.

ПК 7.1. Выявлять технические проблемы, возникающие в процессе эксплуатации баз данных и серверов.

ПК 7.2. Осуществлять администрирование отдельных компонент серверов.

ПК 7.3. Формировать требования к конфигурации локальных компьютерных сетей и серверного оборудования, необходимые для работы баз данных и серверов.

ПК 7.4. Осуществлять администрирование баз данных в рамках своей компетенции.

ПК 7.5 Проводить аудит систем безопасности баз данных и серверов с использованием регламентов по защите информации.

## 1.2. Цель и планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания

Код	Умения	Знания
ОК 1. ОК 2. ОК 4. ОК 5.	получать информацию о параметрах компьютерной системы;	базовые понятия и основные принципы построения архитектур вычислительных систем;
ОК 9. ПК 4.1. ПК 4.2.	подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;	типы вычислительных систем и их архитектурные особенности;
ПК 5.2. ПК 5.3. ПК 5.6. ПК 5.7.	производить установку и настройку программного обеспечения компьютерных	организацию и принцип работы основных логических блоков компьютерных систем;
ПК 6.1.	обеспечения компьютерных	процессы обработки информации на

ПК 6.4. ПК 6.5. ПК 7.1. ПК 7.2. ПК 7.3. ПК 7.4. ПК 7.5.	систем	всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем; основные принципы управления ресурсами и организации доступа к этим ресурсам
---	--------	---

### 1.3 Практическая подготовка при реализации учебных дисциплин

Практическая подготовка - форма организации образовательной деятельности при освоении образовательной программы в условиях выполнения обучающимися определенных видов работ, связанных с будущей профессиональной деятельностью и направленных на формирование, закрепление, развитие практических навыков и компетенций по профилю соответствующей образовательной программы

№ п/п	Раздел	№, название темы	Вид учебного занятия/ учебной деятельности название	Объем часов по учебной дисциплине	
				по разделу/ теме	в том числе на практическую подготовку по указанному занятию
1	2	3	4	5	6
1	Введение	Введение	Лекция	2/2	2
2	<b>Раздел 1 Вычислительные приборы и устройства</b>	Тема 1.1. Классы вычислительных машин	Лекция	2/2	2
3	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.1 Логические основы ЭВМ, элементы и узлы	Лекция / Практическое занятие №1 / Построение логических схем кодера и декодера.	26/4	4
4	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.2. Принципы организации ЭВМ	Лекция / Практическое занятие №2. Изучение архитектур компьютера	26/4	4
5	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.3 Классификация и типовая структура микропроцессоров	Лекция / Практическое занятие №3. Изучение процессора	26/4	4

6	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.4. Технологии повышения производительности процессоров	Лекция / Практическое занятие №4. Повышение производительности процессора	26/4	4
7	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.5 Компоненты системного блока	Лекция / Практическое занятие №5. Сборка системного блока	26/6	6
8	<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>	Тема 2.6 Запоминающие устройства ЭВМ	Лекция / Практическое занятие №6. Работа с разными видами накопителей данных.	26/4	4
9	<b>Раздел 3. Периферийные устройства</b>	Тема 3.1 Периферийные устройства вычислительной техники	Лекция / Практическое занятие №7. Устройство, подключение и установка принтера, видеоадаптера и монитора.	4/2	2
10	<b>Раздел 3. Периферийные устройства</b>	Тема 3.2 Нестандартные периферийные устройства	Лекция	4/2	2
11	<b>Промежуточная аттестация</b>		Дифференцированный зачет	2	2
	<b>Итого</b>			36	36

## 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

### 2.1. Объем учебной дисциплины и виды учебной работы

<b>Вид учебной работы</b>	<b>Объем часов</b>
<b>Объем учебной дисциплины</b>	<b>36</b>
в том числе в форме практической подготовки	36
<b>Самостоятельная учебная работа</b>	–
<b>Суммарная учебная нагрузка во взаимодействии с преподавателем</b>	<b>36</b>
в том числе:	
теоретическое обучение	22
практические занятия	14
лабораторные занятия	–
консультации по темам	–
<b>Промежуточная аттестация – дифференцированный зачет</b>	<b>2</b>

## 2.2. Тематический план и содержание учебной дисциплины «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»

Наименование разделов и тем	Содержание учебного материала, лабораторные и практические работы, самостоятельная работа студентов		Объем в часах		Коды компетенций и личностных результатов, формированию которых способствует элемент программы (ПК, ОК, ЛР)
			раздела, темы	в том числе на практическую подготовку по указанному занятию	
Введение	<b>Содержание учебного материала</b>		2	2	ОК 01, 02, 05, 09;
	Понятия аппаратных средств ЭВМ, архитектуры аппаратных средств.				
<b>Раздел 1 Вычислительные приборы и устройства</b>			<b>2</b>	<b>2</b>	ОК 01, 02, 05, 09, 10
Тема 1.1. Классы вычислительных машин	<b>Содержание учебного материала</b> История развития вычислительных устройств и приборов. Классификация ЭВМ: по принципу действия, по поколениям, назначению, по размерам и функциональным возможностям. Программное обеспечение компьютерных систем.		2	2	
<b>Раздел 2 Архитектура и принципы работы основных логических блоков системы</b>			<b>26</b>	<b>26</b>	ОК 01, 02, 04, 05, 09, 10 ПК 4.1, 4.2, 5.2, 5.3, 5.6, 5.7, 6.1, 6.4, 6.5, 7.1-7.5.
Тема 2.1 Логические основы ЭВМ, элементы и узлы	<b>Содержание учебного материала</b>		4	4	
	1	Схемные логические элементы: регистры, триггеры, сумматоры, мультиплексор, демультимплексор, шифратор, дешифратор, компаратор. Принципы работы, таблица истинности, логические выражения, схема. Построение логических схем на основе логических элементов.			
	<b>В том числе практических занятий и лабораторных работ</b>				
	№1	Построение логических схем кодера и декодера.	2	2	
Тема 2.2.	<b>Содержание учебного материала</b>		<b>4</b>	<b>4</b>	



Принципы организации ЭВМ	1	Базовые представления об архитектуре ЭВМ. Принципы (архитектура) фон Неймана. Простейшие типы архитектур. Принцип открытой архитектуры. Магистрально-модульный принцип организации ЭВМ. Классификация параллельных компьютеров. Классификация архитектур вычислительных систем: классическая архитектура, классификация Флинна.			
	<b>В том числе практических занятий и лабораторных работ</b>		2	2	
	№2	Изучение архитектур компьютера			
Тема 2.3 Классификация и типовая структура микропроцессоров	<b>Содержание учебного материала</b>		4	4	
	1	Организация работы и функционирование процессора. Микропроцессоры типа CISC, RISC, MISC. Характеристики и структура микропроцессора. Устройство управления, арифметико-логическое устройство, микропроцессорная память: назначение, упрощенные функциональные схемы.			
	<b>В том числе практических занятий и лабораторных работ</b>		2	2	
	№3	Изучение процессора			
Тема 2.4. Технологии повышения производительности процессоров	<b>Содержание учебного материала</b>		4	4	
	1	Системы команд процессора. Регистры процессора: сущность, назначение, типы. Параллелизм вычислений. Конвейеризация вычислений. Суперскаляризация.			
	2	Матричные и векторные процессоры. Динамическое исполнение. Технология Hyper-Threading. Режимы работы процессора: характеристики реального, защищенного и виртуального реального.			
	<b>В том числе практических занятий и лабораторных работ</b>		2	2	
№4	Повышение производительности процессора				
Тема 2.5 Компоненты системного блока	<b>Содержание учебного материала</b>		6	6	
	1	Системные платы. Виды, характеристики, форм-факторы. Типы интерфейсов: последовательный, параллельный, радиальный. Принцип организации интерфейсов Корпуса ПК. Виды, характеристики, форм-факторы. Блоки питания. Виды, характеристики, форм-факторы. Основные шины расширения, принцип построения шин, характеристики, параметры.			

	2	Прямой доступ к памяти. Прерывания. Драйверы. Спецификация R&P			
	<b>В том числе практических занятий и лабораторных работ</b>				
	№5	Конфигурация компьютера для определенных задач	2	2	
Тема 2.6 Запоминающие устройства ЭВМ	<b>Содержание учебного материала</b>				
	1	Виды памяти в технических средствах информатизации: постоянная, переменная, внутренняя, внешняя. Принципы хранения информации. Накопители на жестких магнитных дисках. Приводы CD(ROM, R, RW), DVD-R(ROM, R, RW), BD (ROM, R, RW) Разновидности Flash памяти и принцип хранения данных. Накопители Flash-память с USB интерфейсом	4	4	
	<b>В том числе практических занятий и лабораторных работ</b>				
	№6	Тестирование HDD и приводов.	2	2	
<b>Раздел 3. Периферийные устройства</b>			<b>4</b>	<b>4</b>	
Тема 3.1 Периферийные устройства вычис- лительной техники	<b>Содержание учебного материала</b>				ОК 01, 02, 04, 05, 09, 10 ПК 4.1, 4.2, 5.2, 5.3, 5.6, 5.7, 6.1, 6.4, 6.5, 7.1-7.5.
	1	Мониторы и видеоадаптеры. Устройство, принцип действия, подключение. Проекционные аппараты. Системы обработки и воспроизведения аудиоинформации. Принтеры: устройство, принцип действия, подключение. Сканеры: устройство, принцип действия, подключение. Клавиатура, мышь: устройство, принцип действия, подключение	2		
	<b>В том числе практических занятий и лабораторных работ</b>				
	№7	Подключение и установка принтера, видеоадаптера и монитора.	2	2	
Тема 3.2 Нестандартные пе- риферийные устройства	<b>Содержание учебного материала</b>				
	1	Нестандартные периферийные устройства: манипуляторы (джойстик, трекбол), дигитайзер, мониторы.	2	2	
<b>Промежуточная аттестация – дифференцированный зачет</b>			<b>2</b>	<b>2</b>	
<b>Всего:</b>			<b>36</b>	<b>36</b>	

### 2.3. Планирование учебных занятий с использованием активных и интерактивных форм и методов обучения

№ п/п	Тема учебного занятия	Активные и интерактивные формы и методы обучения
1	Тема 2.3 Классификация и типовая структура микропроцессоров	Лекция-визуализация
2	Тема 2.5 Компоненты системного блока	Лекция-визуализация

### **3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

**3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:**

Лаборатория "Вычислительной техники, архитектуры персонального компьютера и периферийных устройств", оснащенная необходимым для реализации программы учебной дисциплины оборудованием, приведенным в п 6.2.1 примерной программы по данной специальности.

#### **3.2. Информационное обеспечение реализации программы**

##### **3.2.1. Печатные издания**

1. Колдаев В.Д. Архитектура ЭВМ: Учебное пособие для СПО / В.Д. Колдаев, С.А. Лупин.- М.: Форум, 2024.- 383с. ([«Архитектура ЭВМ» — читать в электронно-библиотечной система Znanium](#))

2. Сенкевич А.В. Архитектура аппаратных средств: Учебник для СПО. – М.: Академия, 2023. – 256 с.

3. Степина, В. В. Архитектура ЭВМ и вычислительные системы: учебник / В.В. Степина. – Москва: КУРС: ИНФРА-М, 2023. – 384 с. ([«Архитектура ЭВМ и вычислительные системы» — читать в электронно-библиотечной система Znanium](#))

4. Максимов Н.В. Архитектура ЭВМ и вычислительных систем: Учебник для СПО.- М.: Форум,2024.- 512с.( [«Архитектура ЭВМ и вычислительных систем» — читать в электронно-библиотечной система Znanium](#))

##### **3.2.2. Дополнительные источники:**

1. Журавлев А.Е. Организация и архитектура ЭВМ. Вычислительные системы. Учебное пособие для СПО, 2-е изд. – СПб: Лань, 2021. – 144 с.

**4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ  
УЧЕБНОЙ ДИСЦИПЛИНЫ «ОП.02. АРХИТЕКТУРА АППАРАТНЫХ СРЕДСТВ»**

<b>Результаты обучения (освоенные умения, усвоенные знания)</b>	<b>Критерии оценки</b> <i>Характеристики демонстрируемых знаний, которые могут быть проверены</i>	<b>Методы оценки</b> <i>Какими процедурами производится оценка</i>
<b>Студент должен уметь:</b>		
У1 получать информацию о параметрах компьютерной системы;	Умеет получать информацию о параметрах компьютерной системы	– наблюдение за выполнением практических работ №3-7 по темам 2.2-2.6; – устный опрос по темам 2.2-2.6; – комплексный экзамен
У2 подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы;	Умеет подключать дополнительное оборудование и настраивать связь между элементами компьютерной системы	– наблюдение за выполнением практических работ №3-7 по темам 2.2-2.6; – устный опрос по темам 3.1-3.2; – комплексный экзамен
У3 производить инсталляцию и настройку программного обеспечения компьютерных систем	Умеет устанавливать и настраивать программное обеспечение в компьютерных системах	– наблюдение за выполнением практических работ №8-10 по темам 3.1-3.2; – устный опрос по темам 3.1-3.2; – комплексный экзамен
<b>Студент должен знать:</b>		
З1 базовые понятия и основные принципы построения архитектур вычислительных систем;	Демонстрирует знания понятий и понимает принципы построения архитектур вычислительных систем	– наблюдение за выполнением практической работы №3 по теме 2.2; – устный опрос по теме 2.2; – комплексный экзамен
З2 типы вычислительных систем и их архитектурные особенности;	Демонстрирует знания типов вычислительных систем и их архитектурные особенности	– наблюдение за выполнением практических работ №3-5 по темам 2.3-2.4; – устный опрос по темам 2.3-2.4; – комплексный экзамен
З3 организацию и принцип работы основных логических блоков компьютерных систем;	Демонстрирует знание организации и принципов работы основных логических блоков компьютера	– наблюдение за выполнением практических работ №1-2 по теме 2.1; – устный опрос по теме 2.1; – комплексный экзамен

34 процессы обработки информации на всех уровнях компьютерных архитектур;	Понимает принципы работы процессов обработки информации на всех уровнях компьютерных архитектур; основные компоненты программного обеспечения компьютерных систем	– устный опрос по теме 2.2-2.6; – комплексный экзамен
35 основные компоненты программного обеспечения компьютерных систем;	Знает основные компоненты программного обеспечения компьютерных систем	– устный опрос по теме 1.1; – комплексный экзамен
36 основные принципы управления ресурсами и организации доступа к этим ресурсам	Демонстрирует знание принципов управления ресурсами и организации доступа к этим ресурсам	– устный опрос по теме 1.1; – комплексный экзамен